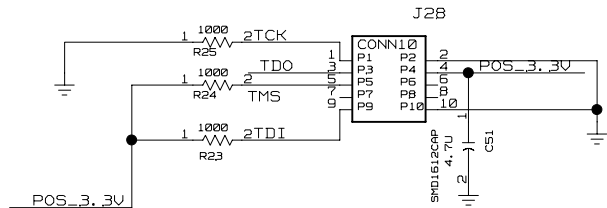
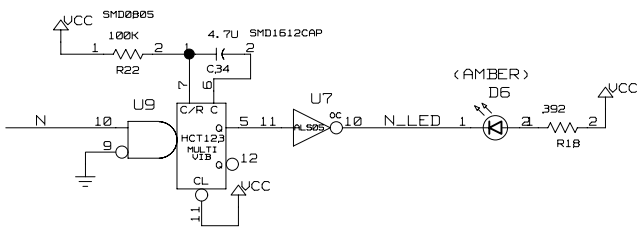


TITLE: APOLLO_COMMAND_MODULE	DATE:
DRAWING: APOLLO_COMMAND_MODULE.SCH. 1. 1	Wed Dec 07 08:28:21 2005
ENGINEER: TIM VAN WECHEL	PAGE: 1

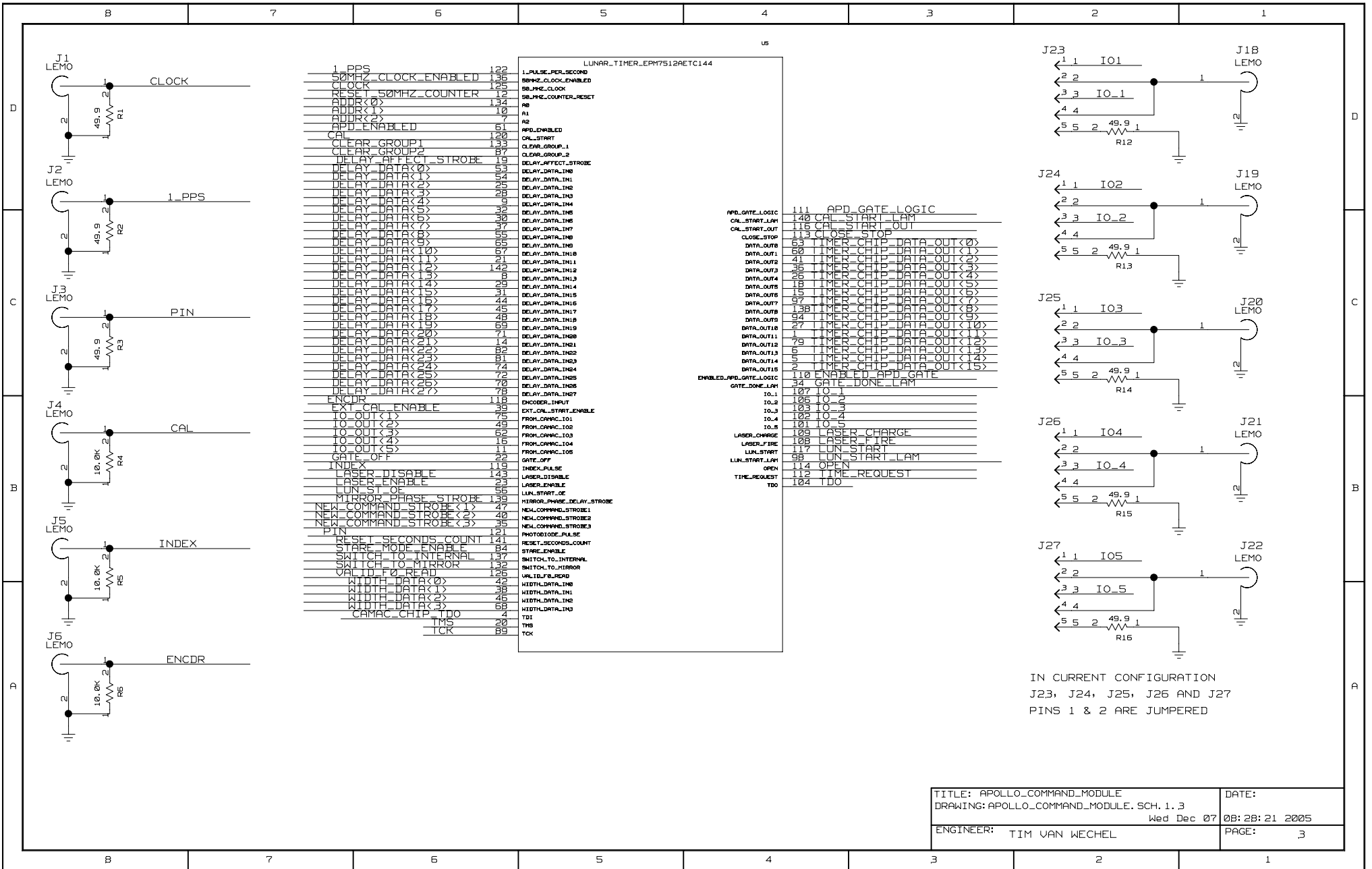


CAL_START_LAM	167	CAL_START
GATE_DONE_LAM	130	GATE_DONE
LUN_START_LAM	166	LUN_START
N	159	N
TDI	176	TDI
TMS	127	TMS
TCK	30	TCK
A1	178	A1
A2	177	A2
A3	175	A3
A4	173	A4
A5	172	A5
CLOCK_CHIP_DATA0	137	CLOCK_CHIP_DATA0
CLOCK_CHIP_DATA1	138	CLOCK_CHIP_DATA1
CLOCK_CHIP_DATA2	139	CLOCK_CHIP_DATA2
CLOCK_CHIP_DATA3	140	CLOCK_CHIP_DATA3
CLOCK_CHIP_DATA4	119	CLOCK_CHIP_DATA4
CLOCK_CHIP_DATA5	121	CLOCK_CHIP_DATA5
CLOCK_CHIP_DATA6	124	CLOCK_CHIP_DATA6
CLOCK_CHIP_DATA7	123	CLOCK_CHIP_DATA7
CLOCK_CHIP_DATA8	122	CLOCK_CHIP_DATA8
CLOCK_CHIP_DATA9	120	CLOCK_CHIP_DATA9
CLOCK_CHIP_DATA10	135	CLOCK_CHIP_DATA10
CLOCK_CHIP_DATA11	131	CLOCK_CHIP_DATA11
CLOCK_CHIP_DATA12	128	CLOCK_CHIP_DATA12
CLOCK_CHIP_DATA13	126	CLOCK_CHIP_DATA13
CLOCK_CHIP_DATA14	151	CLOCK_CHIP_DATA14
CLOCK_CHIP_DATA15	152	CLOCK_CHIP_DATA15
F1	172	F1
F2	171	F2
F3	170	F3
F4	169	F4
F5	168	F5
F6	167	F6
F7	166	F7
F8	165	F8
F9	164	F9
F10	163	F10
F11	162	F11
F12	161	F12
F13	160	F13
F14	159	F14
F15	158	F15
F16	157	F16
F17	156	F17
F18	155	F18
F19	154	F19
F20	153	F20
F21	152	F21
F22	151	F22
F23	150	F23
F24	149	F24
F25	148	F25
F26	147	F26
F27	146	F27
F28	145	F28
F29	144	F29
F30	143	F30
F31	142	F31
F32	141	F32
F33	140	F33
F34	139	F34
F35	138	F35
F36	137	F36
F37	136	F37
F38	135	F38
F39	134	F39
F40	133	F40
F41	132	F41
F42	131	F42
F43	130	F43
F44	129	F44
F45	128	F45
F46	127	F46
F47	126	F47
F48	125	F48
F49	124	F49
F50	123	F50
F51	122	F51
F52	121	F52
F53	120	F53
F54	119	F54
F55	118	F55
F56	117	F56
F57	116	F57
F58	115	F58
F59	114	F59
F60	113	F60
F61	112	F61
F62	111	F62
F63	110	F63
F64	109	F64
F65	108	F65
F66	107	F66
F67	106	F67
F68	105	F68
F69	104	F69
F70	103	F70
F71	102	F71
F72	101	F72
F73	100	F73
F74	99	F74
F75	98	F75
F76	97	F76
F77	96	F77
F78	95	F78
F79	94	F79
F80	93	F80
F81	92	F81
F82	91	F82
F83	90	F83
F84	89	F84
F85	88	F85
F86	87	F86
F87	86	F87
F88	85	F88
F89	84	F89
F90	83	F90
F91	82	F91
F92	81	F92
F93	80	F93
F94	79	F94
F95	78	F95
F96	77	F96
F97	76	F97
F98	75	F98
F99	74	F99
F100	73	F100
F101	72	F101
F102	71	F102
F103	70	F103
F104	69	F104
F105	68	F105
F106	67	F106
F107	66	F107
F108	65	F108
F109	64	F109
F110	63	F110
F111	62	F111
F112	61	F112
F113	60	F113
F114	59	F114
F115	58	F115
F116	57	F116
F117	56	F117
F118	55	F118
F119	54	F119
F120	53	F120
F121	52	F121
F122	51	F122
F123	50	F123
F124	49	F124
F125	48	F125
F126	47	F126
F127	46	F127
F128	45	F128
F129	44	F129
F130	43	F130
F131	42	F131
F132	41	F132
F133	40	F133
F134	39	F134
F135	38	F135
F136	37	F136
F137	36	F137
F138	35	F138
F139	34	F139
F140	33	F140
F141	32	F141
F142	31	F142
F143	30	F143
F144	29	F144
F145	28	F145
F146	27	F146
F147	26	F147
F148	25	F148
F149	24	F149
F150	23	F150
F151	22	F151
F152	21	F152
F153	20	F153
F154	19	F154
F155	18	F155
F156	17	F156
F157	16	F157
F158	15	F158
F159	14	F159
F160	13	F160
F161	12	F161
F162	11	F162
F163	10	F163
F164	9	F164
F165	8	F165
F166	7	F166
F167	6	F167
F168	5	F168
F169	4	F169
F170	3	F170
F171	2	F171
F172	1	F172

LUNAR_CAMAC_EP7256A0C20B	195	50MHZ_CLOCK_ENABLED
50MHZ_CLOCK_ENABLED	29	APD_ENABLED
APD_ENABLED	68	EXT_CAL_ENABLE
EXT_CAL_START_ENABLED	64	GATE_OFF
GATE_OFF	46	LASER_DISABLE
LASER_DISABLE	61	LASER_ENABLE
LASER_ENABLE	78	LUN_START_OE
LUN_START_OE	47	MIRROR_PHASE_STROBE
MIRROR_PHASE_STROBE	0	0
0	55	RESET_50MHZ_COUNTER
RESET_50MHZ_COUNTER	43	RESET_SECONDS_COUNT
RESET_SECONDS_COUNT	194	STARE_MODE_ENABLE
STARE_MODE_ENABLE	45	SWITCH_TO_INTERNAL
SWITCH_TO_INTERNAL	57	SWITCH_TO_MIRROR
SWITCH_TO_MIRROR	197	UNBLOCK_LASER
UNBLOCK_LASER	44	VALID_F0_READ
VALID_F0_READ	56	X
X	67	DELAY_AFFECT_STROBE
DELAY_AFFECT_STROBE	189	CAMAC_CHIP_TDO
CAMAC_CHIP_TDO	42	ADDR<0>
ADDR<0>	49	ADDR<1>
ADDR<1>	39	ADDR<2>
ADDR<2>	69	DELAY_DATA<0>
DELAY_DATA<0>	21	DELAY_DATA<1>
DELAY_DATA<1>	203	DELAY_DATA<2>
DELAY_DATA<2>	192	DELAY_DATA<3>
DELAY_DATA<3>	37	DELAY_DATA<4>
DELAY_DATA<4>	199	DELAY_DATA<5>
DELAY_DATA<5>	35	DELAY_DATA<6>
DELAY_DATA<6>	19	DELAY_DATA<7>
DELAY_DATA<7>	73	DELAY_DATA<8>
DELAY_DATA<8>	38	DELAY_DATA<9>
DELAY_DATA<9>	190	DELAY_DATA<10>
DELAY_DATA<10>	76	DELAY_DATA<11>
DELAY_DATA<11>	34	DELAY_DATA<12>
DELAY_DATA<12>	19	DELAY_DATA<13>
DELAY_DATA<13>	74	DELAY_DATA<14>
DELAY_DATA<14>	70	DELAY_DATA<15>
DELAY_DATA<15>	20	DELAY_DATA<16>
DELAY_DATA<16>	204	DELAY_DATA<17>
DELAY_DATA<17>	193	DELAY_DATA<18>
DELAY_DATA<18>	36	DELAY_DATA<19>
DELAY_DATA<19>	202	DELAY_DATA<20>
DELAY_DATA<20>	201	DELAY_DATA<21>
DELAY_DATA<21>	31	DELAY_DATA<22>
DELAY_DATA<22>	17	DELAY_DATA<23>
DELAY_DATA<23>	66	DELAY_DATA<24>
DELAY_DATA<24>	28	DELAY_DATA<25>
DELAY_DATA<25>	198	DELAY_DATA<26>
DELAY_DATA<26>	48	CLEAR_GROUP1
CLEAR_GROUP1	40	CLEAR_GROUP2
CLEAR_GROUP2	16	IO_OUT<1>
IO_OUT<1>	27	IO_OUT<2>
IO_OUT<2>	22	IO_OUT<3>
IO_OUT<3>	26	IO_OUT<4>
IO_OUT<4>	25	IO_OUT<5>
IO_OUT<5>	50	R<2>
R<2>	61	R<3>
R<3>	15	R<4>
R<4>	12	R<5>
R<5>	11	R<6>
R<6>	10	R<7>
R<7>	9	R<8>
R<8>	7	R<9>
R<9>	5	R<10>
R<10>	38	R<11>
R<11>	2	R<12>
R<12>	206	R<13>
R<13>	205	R<14>
R<14>	209	R<15>
R<15>	77	WIDTH_DATA<0>
WIDTH_DATA<0>	24	WIDTH_DATA<1>
WIDTH_DATA<1>	4	WIDTH_DATA<2>
WIDTH_DATA<2>	196	WIDTH_DATA<3>
WIDTH_DATA<3>	81	NEW_COMMAND_STROBE<1>
NEW_COMMAND_STROBE<1>	84	NEW_COMMAND_STROBE<2>
NEW_COMMAND_STROBE<2>	86	NEW_COMMAND_STROBE<3>

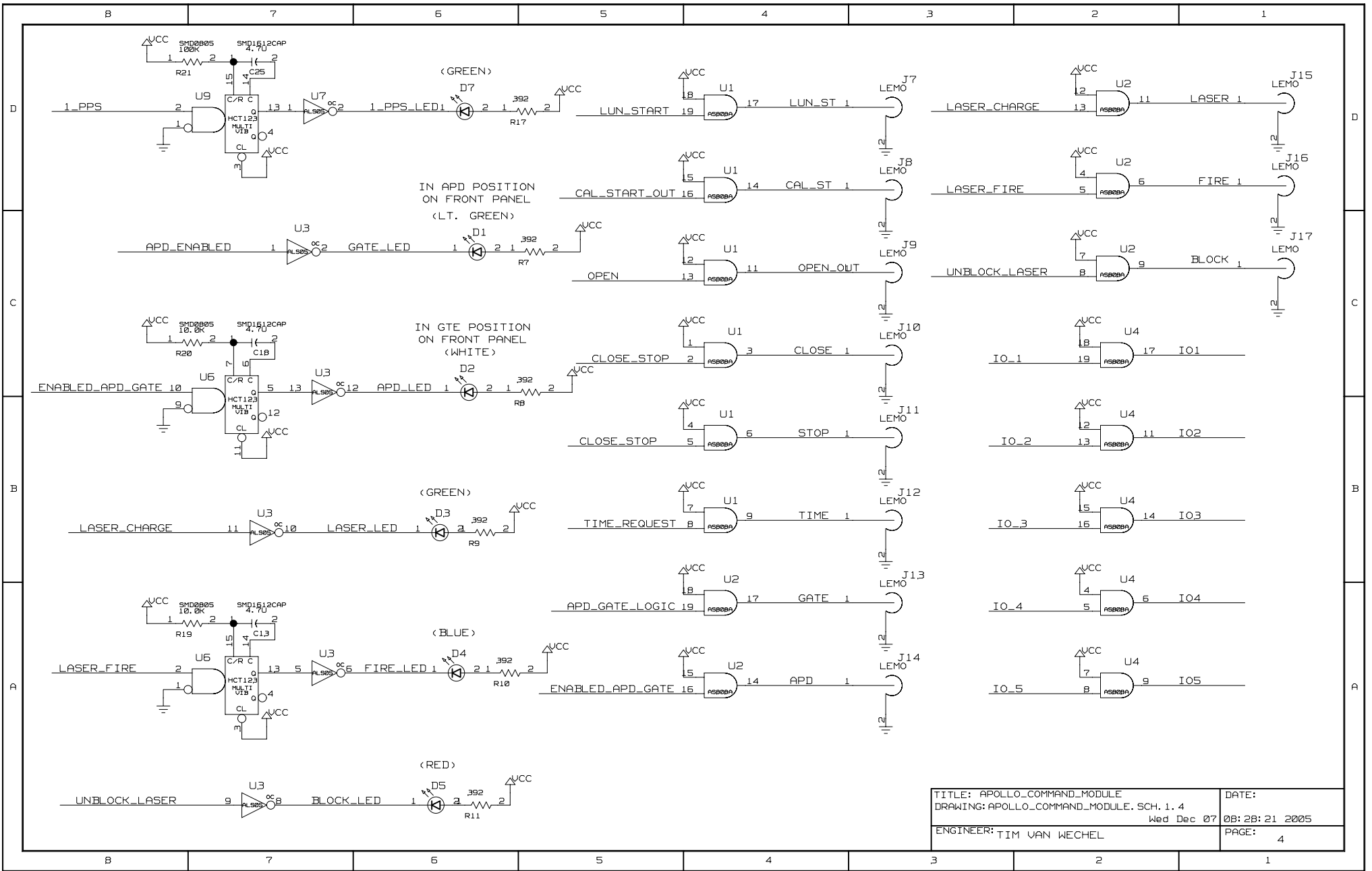


TITLE: APOLLO_COMMAND_MODULE	DATE:
DRAWING: APOLLO_COMMAND_MODULE.SCH. 1.2	Wed Dec 07 08:28:21 2005
ENGINEER: TIM VAN WECHEL	PAGE: 2

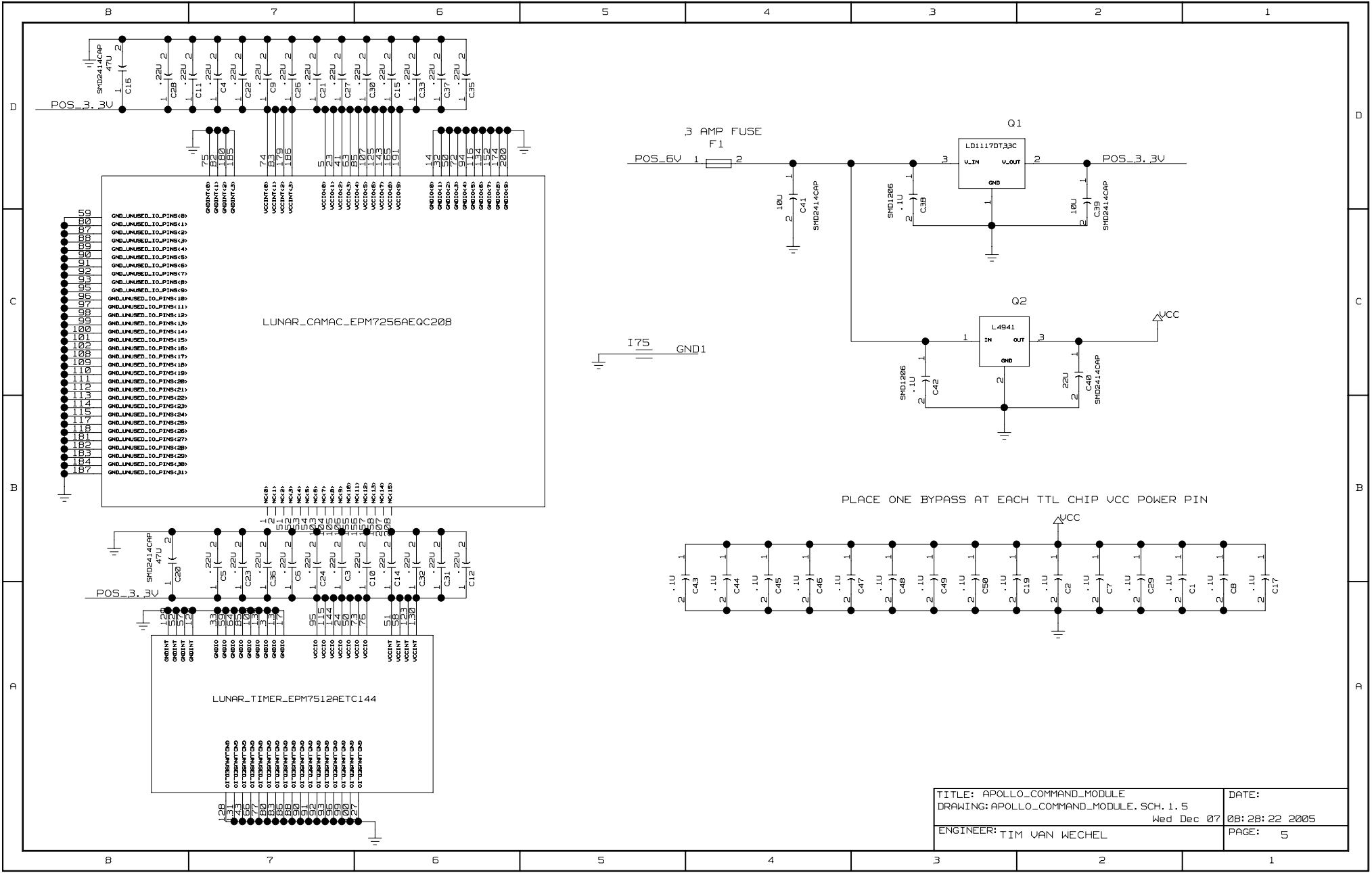


IN CURRENT CONFIGURATION
 J23, J24, J25, J26 AND J27
 PINS 1 & 2 ARE JUMPERED

TITLE: APOLLO_COMMAND_MODULE	DATE:
DRAWING: APOLLO_COMMAND_MODULE.SCH. 1.3	Wed Dec 07 08:28:21 2005
ENGINEER: TIM VAN WECHEL	PAGE: 3



TITLE: APOLLO_COMMAND_MODULE	DATE:
DRAWING: APOLLO_COMMAND_MODULE. SCH. 1. 4	Wed Dec 07 08:28:21 2005
ENGINEER: TIM VAN WECHEL	PAGE: 4



TITLE: APOLLO_COMMAND_MODULE	DATE:
DRAWING: APOLLO_COMMAND_MODULE. SCH. 1. 5	Wed Dec 07 08:28:22 2005
ENGINEER: TIM VAN WECHEL	PAGE: 5